



**【特許請求の範囲】****【請求項 1】**

患者回路と二次回路とを含み、これら患者回路と二次回路との間を電気的に絶縁された状態で情報を伝達するようにしたプロセッサの二次回路に設けられる第1のMPUと、

前記第1のMPUと第1のバスで接続される書き換え可能な第1のROMと、

前記第1のバスに接続されるPCカードスロットに着脱可能に接続され、挿入部の先端に撮像素子を有するスコープが撮像する画像を記録するためのPCカードと、を有し、

前記PCカードには、このPCカードのMBRに記述されているアドレスから開始する前記第1のROMのファームウェアのバージョンアッププログラムが格納され、

前記PCカードが起動されたときに前記ファームウェアのバージョンアッププログラムが実行され、

前記バージョンアッププログラムに含まれるアップデートプログラムは、前記PCカードから前記第1のROMに対して前記第1のバスのバスロックに依存した速度で書き込みが行われることを特徴とする電子内視鏡装置。

**【請求項 2】**

前記アップデートプログラムは前記PCカードから前記第1のバスを経由して前記第1のROMに対して直接書き込まれることを特徴とする請求項1記載の電子内視鏡装置。

**【請求項 3】**

前記第1のバスには、前記第1のMPUの他にさらに他のMPUが1以上接続されていることを特徴とする請求項1または2記載の電子内視鏡装置。

**【請求項 4】**

前記患者回路は、

前記第1のMPUと情報伝達が可能に接続される第2のMPUと、

前記第2のMPUと第2のバスで接続される書き換え可能な第2のROMと、を有し、

前記PCカードには、このPCカードのMBRに記述されているアドレスから開始する前記第2のROMのファームウェアのバージョンアッププログラムが格納され、

前記PCカードが起動されたときに、前記第1のMPUは、前記第2のROMのファームウェアのバージョンアッププログラムを前記第1のバスのバスロックに依存した速度で読み込み、さらに前記第1のMPUは、読み込まれた前記第2のROMのファームウェアのバージョンアッププログラムを前記第2のMPUに転送し、前記第2のMPUは、前記第2のファームウェアのバージョンアッププログラムを実行することにより前記第2のROMのファームウェアのバージョンアップを行うことを特徴とする請求項1記載の電子内視鏡装置。

**【請求項 5】**

前記患者回路は、前記第2のMPUと、前記第2のROMと、前記第2のバスとを複数有することを特徴とする請求項4記載の電子内視鏡装置。

**【請求項 6】**

前記プロセッサと前記スコープとを接続するためのコネクタは、

前記第1のMPUと情報伝達が可能に接続される第3のMPUと、

前記第3のMPUと第3のバスで接続される書き換え可能な第3のROMと、を有し、

前記PCカードには、このPCカードのMBRに記述されているアドレスから開始する前記第1のROMのファームウェアのバージョンアッププログラムが格納され、

前記PCカードが起動されたときに、前記第1のMPUは、前記第3のROMのファームウェアのバージョンアッププログラムを前記第1のバスのバスロックに依存した速度で読み込み、さらに前記第1のMPUは、読み込まれた前記第3のファームウェアのバージョンアッププログラムを前記第3のMPUに転送し、前記第3のMPUは、前記第3のROMのファームウェアのバージョンアッププログラムを実行することにより前記第3のROMのファームウェアのバージョンアップを行うことを特徴とする請求項4記載の電子内視鏡装置。

**【請求項 7】**

10

20

30

40

50

前記ファームウェアのバージョンアッププログラムは、前記第1のMPUから前記第2のMPUを経由して前記第3のMPUに転送されることを特徴とする請求項6記載の電子内視鏡装置。

【請求項8】

前記ファームウェアのバージョンアッププログラムは、前記第1のMPUから前記第3のMPUに直接転送されることを特徴とする請求項6記載の電子内視鏡装置。

【請求項9】

前記コネクタは、前記第3のMPUと、前記第3のROMと、前記第3のバスとを複数有することを特徴とする請求項6記載の電子内視鏡装置。

【請求項10】

前記PCカードは前記電子内視鏡装置とは別のコンピュータに接続され、前記コンピュータにおいて前記PCカードに記録された画像の画像データが利用されることを特徴とする請求項1乃至9記載の電子内視鏡装置。

【請求項11】

患者回路と二次回路とを含み、これら患者回路と二次回路との間を電気的に絶縁された状態で情報を伝達するようにしたプロセッサの二次回路に設けられる第1のMPUと第1のバスを介してPCカードスロットに接続され、スコープの挿入部の先端に設けられた撮像素子が撮像する画像および前記プロセッサの二次回路に設けられる第1のROMのファームウェアのバージョンアッププログラムを記録するPCカードが起動されたときに、前記PCカードのMBRに記述されているアドレスから開始するファームウェアのバージョンアッププログラムが実行される工程と、

前記ファームウェアのバージョンアッププログラムに含まれるMPUナンバーを取得する工程と、

前記ファームウェアのバージョンアッププログラムに含まれるアップデートプログラムを前記第1のMPUから前記第1のバスを介して前記ROMに書き込む工程と、

前記MPUと前記PCカードとをリセットする工程と、を有することを特徴とするプログラム転送方法。

【請求項12】

プロセッサの二次回路に設けられる第1のMPUと第1のバスを介してPCカードスロットに接続され、スコープの挿入部の先端に設けられた撮像素子が撮像する画像および前記プロセッサの二次回路と電気的に絶縁された患者回路に設けられる第2のROMのファームウェアのバージョンアッププログラムを記録するPCカードが起動されたときに、前記PCカードのMBRに記述されているアドレスから開始するファームウェアのバージョンアッププログラムが実行される工程と、

前記ファームウェアのバージョンアッププログラムに含まれるMPUナンバーを取得する工程と、

前記ファームウェアのバージョンアッププログラムに含まれる書換用プログラムとアップデートプログラムとリセットプログラムとを第1のMPUから第2のMPUに転送する工程と、

前記患者回路に設けられ、前記第2のMPUおよび前記第2のROMと第2のバスを介して接続される第2のRAMに、前記書換用プログラムと前記アップデートプログラムと前記リセットプログラムとを書き込む工程と、

前記第2のRAMに書き込まれた前記書換用プログラムを実行することにより、前記アップデートプログラムが前記第2のRAMから前記第2のROMに前記第2のバスを介して書き込まれる工程と、

前記第2のMPUおよび前記第2のRAMをリセットする工程と、

前記第2のMPUおよび前記第2のRAMのリセットが終了したことを前記第1のMPUに通知する工程と、を有することを特徴とするプログラム転送方法。

【請求項13】

プロセッサの二次回路に設けられる第1のMPUと第1のバスを介してPCカードスロ

10

20

30

40

50

ットに接続され、スコープの挿入部の先端に設けられた撮像素子が撮像する画像および前記プロセッサの二次回路と電気的に絶縁された患者回路とを接続するコネクタに設けられる第3のROMのファームウェアのバージョンアッププログラムを記録するPCカードが起動されたときに、前記PCカードのMBRに記述されているアドレスから開始するファームウェアのバージョンアッププログラムが実行される工程と、

前記ファームウェアのバージョンアッププログラムに含まれるMPUナンバーを取得する工程と、

前記ファームウェアのバージョンアッププログラムに含まれる書換用プログラムとアップデートプログラムとリセットプログラムとを第1のMPUから前記患者回路に設けられる第2のMPUを介して、または第1のMPUから第3のMPUに直接転送する工程と、

前記コネクタに設けられ、前記第3のMPUおよび前記第3のROMと第3のバスを介して接続される第3のRAMに、前記書換用プログラムと前記アップデートプログラムと前記リセットプログラムとを書き込む工程と、

前記第3のRAMに書き込まれた前記書換用プログラムを実行することにより、前記アップデートプログラムが前記第3のRAMから前記第3のROMに前記第3のバスを介して書き込まれる工程と、

前記第3のMPUおよび前記第3のRAMをリセットする工程と、

前記第3のMPUおよび前記第3のRAMのリセットが終了したことを前記第1のMPUに通知する工程と、を有することを特徴とするプログラム転送方法。

#### 【発明の詳細な説明】

#### 【技術分野】

#### 【0001】

本発明は、プロセッサおよびスコープを有する電子内視鏡装置およびプログラム転送方法に関し、特に、ファームウェアのバージョンアップを行う電子内視鏡装置およびプログラム転送方法に関するものである。

#### 【背景技術】

#### 【0002】

従来から、細径の挿入部を体腔内などに挿入して観察部位を観察、撮像、検査または適宜処置などを行う電子内視鏡が広く用いられている。この電子内視鏡は、所謂スコープと呼ばれるもので、スコープに設けられる挿入部の先端に例えばCCD(Charge Coupled Device)などの撮像素子が設けられ、照明光を照射して観察部位の画像を撮像する。撮像された観察部位の画像は、スコープに接続されるプロセッサにより処理された後に、モニタ等の画面で観察される他、画像を記録する記憶装置に記録されて、後の診断に用いられるのが一般的である。このようにスコープとプロセッサとを有して電子内視鏡装置が構成される。

#### 【0003】

ところで、近年の技術進歩に伴い、CCDの小型化および高密度化が進んでいる。例えば、CCDの受光素子の数、所謂画素数は短期間の間に飛躍的に増加しており、これに伴い、体腔内において観察する患部の画像もより鮮明に認識することが可能になってきている。また、観察を行う患部に焦点を合わせるためのフォーカス機能、ズーム機能等に新しい機能が加わることもある。このようにCCDが短期間の間に高機能化すると、対応するCCDの種類等や機構もそれに応じて増加し、機能変更がなされる。また、電子内視鏡装置に新たな周辺機器が追加された場合、電子内視鏡装置は追加された周辺機器の制御を行わなくてはならない。そのため、プロセッサが新たに追加されたCCDを制御したり、新たな周辺機器を制御したりするために、スコープまたはプロセッサの内部に設けられているROM(Read Only Memory)に格納されているソフトウェア、所謂ファームウェアをバージョンアップしなければならないという要請がある。

#### 【0004】

従来、プロセッサの内部に設けられているROMに格納されているファームウェアのバージョンアップを行う場合には、電子内視鏡装置が設置されている施設にサービス員が赴

き、プロセッサの内部に設けられているROMの交換を行っていた。すなわち、サービス員は電子内視鏡装置が臨床に用いられないときに、プロセッサのカバーを開け、プロセッサ内部の基板に設けられているROMを取り外し、アップグレードされたファームウェアが格納されているROMを取り付けることにより、ファームウェアのアップグレードを行っていた。しかしながら、プロセッサのカバーを一度開けてしまうと、漏電などの問題によりプロセッサの安全性が保証されず、プロセッサの再検証を行わなければならないという問題が発生する。特に、プロセッサに電気的に接続される電子内視鏡は体腔内に挿入されるため、プロセッサの安全性は確実に保証されなくてはならない。一般に、電子内視鏡装置を用いる場合、プロセッサのカバーのネジを外した時点でプロセッサの安全性が保証されないため、プロセッサのカバーは開けられないことが望ましい。

10

### 【0005】

このような問題を解決するために、プロセッサのカバーを開けることなく、プロセッサ内部のROMに格納されているファームウェアのバージョンアップを行う方法が開示されている（例えば、特許文献1参照。）。この特許文献1の発明では、電子内視鏡装置のプロセッサにRS-232Cインターフェイスを介してノートパソコンなどを接続し、ノートパソコンに格納されているバージョンアッププログラムをプロセッサのROMに転送することによりファームウェアのバージョンアップを行っている。

【特許文献1】特開2000-245681号公報

### 【発明の開示】

#### 【発明が解決しようとする課題】

20

### 【0006】

上述した特許文献1の発明では、プロセッサのカバーを開くことなくプロセッサの内部に格納されているROMのファームウェアのバージョンアップを行うことができるが、一般にRS-232Cインターフェイスを用いたシリアル転送はデータの転送速度が比較的遅いため、バージョンアッププログラムの転送に時間がかかるという問題がある。特に、CCDの多機能化または高性能化、新規周辺機器の追加などにより、これら機器を制御するためのプログラムサイズは非常に大きくなるため、データの転送速度が遅い場合、バージョンアッププログラムの転送に非常に時間がかかると、内視鏡検査に大きな遅延が発生してしまうという問題が発生する。一般に、内視鏡検査室においては、スペース的な制約からプロセッサは1台のみしか設置されていないのが実情である。従って、例えば、1症例目の患者の内視鏡検査の次に2症例目の患者の内視鏡検査を行うときに、新たな種類のスコープを用いる場合、1台のみ設置されているプロセッサのファームウェアのバージョンアップを行わなければならない。このバージョンアッププログラムの転送に時間がかかると、転送が完了するまで2症例目の患者は内視鏡検査が行われるまで長い時間が待たなくてはならないという問題がある。また、プロセッサにノートパソコンを接続してファームウェアのバージョンアップを行う場合、ノートパソコンを内視鏡検査室に持ち込まなくてはならないため、医用機器でない機器を医用環境に持ち込むという問題がある。さらに、ノートパソコンとプロセッサとを接続するためのコードや、電源とノートパソコンとを接続するためのコードが必要となるため、煩雑になるという問題もある。

30

### 【0007】

また、プロセッサの内部には、生体と接触し得る部材が搭載される側の患者回路と、商用電源からの電源供給を受けて動作する側の二次回路とが設けられるが、これら患者回路と二次回路とにそれぞれファームウェアが格納されたROMが設けられ、さらにスコープと患者回路とを接続するためのスコープ用コネクタにもファームウェアが格納されるROMが設けられる。このように複数箇所にファームウェアが格納されているROMが設けられている場合、それぞれの装置において独自にROMに格納されているファームウェアのバージョンアップを行うのではなく、二次回路において取得されるバージョンアッププログラムを通信手段により患者回路に転送し、また患者回路を経由してスコープ用コネクタに通信手段により転送することによりバージョンアップを行う。このように、二次回路か

40

50

ら患者回路またはスコープ用コネクタにバージョンアッププログラムが転送される場合、二次回路においてバージョンアッププログラムの取得に時間がかかると、その部分がボトルネックになってしまい、患者回路または電子内視鏡に設けられるROMのファームウェアのバージョンアップにかかる時間が非常に大きくなってしまう。

#### 【0008】

このような問題を解決する方法として、ノートパソコン等を用いてバージョンアッププログラムをシリアル転送するのではなく、例えばUSB(Universal Serial Bus)に接続されるフレキシブルディスクまたはCD-ROMなどによりファームウェアのバージョンアッププログラムを転送する方法が考えられる。しかしながら、制御されるためのスレーブコントローラしか有していないUSBに接続されるフレキシブルディスクまたはCD-ROMでは、電子内視鏡装置側に制御を行うためのマスタコントローラを備えなければならないため、これらUSBに接続されたフレキシブルディスクまたはCD-ROMを駆動制御するためのプログラムを用意しなくてはならない。また、一般的にUSBはオーバヘッドが大きく、多大なメモリ空間が必要となってしまうため、実用的でない。

#### 【0009】

本発明は以上の点に鑑みて、通常は画像を記録するために使用されるPCカードを用いて、プロセッサおよびスコープ用コネクタに複数設けられているROMに格納されているファームウェアのバージョンアップを簡単なプログラムで且つ高速に行うことにより、内視鏡検査に遅延を生じさせることなく、円滑に行うことの目的とする。

#### 【課題を解決するための手段】

#### 【0010】

前述した目的を達成するために、本発明の電子内視鏡装置は、患者回路と二次回路とを含み、これら患者回路と二次回路との間を電気的に絶縁された状態で情報を伝達するようにしたプロセッサの二次回路に設けられる第1のMPUと、前記第1のMPUと第1のバスで接続される書き換え可能な第1のROMと、前記第1のバスに接続されるPCカードスロットに着脱可能に接続され、挿入部の先端に撮像素子を有するスコープが撮像する画像を記録するためのPCカードと、を有し、前記PCカードには、このPCカードのMBRに記述されているアドレスから開始する前記第1のROMのファームウェアのバージョンアッププログラムが格納され、前記PCカードが起動されたときに前記ファームウェアのバージョンアッププログラムが実行され、前記バージョンアッププログラムに含まれるアップデートプログラムは、前記PCカードから前記第1のROMに対して前記第1のバスのバスクロックに依存した速度で書き込みが行われることを特徴とする。

#### 【0011】

このとき、前記アップデートプログラムは前記PCカードから前記第1のバスを経由して前記ROMに対して直接書き込まれることにより、前記アップデートプログラムは前記PCカードに対して高速に読み込まれる。

#### 【0012】

また、前記二次回路に接続される患者回路に設けられる第2のROMのファームウェアのバージョンアップを行うときには、前記患者回路は、前記第1のMPUと情報伝達が可能に接続される第2のMPUと、前記第2のMPUと第2のバスで接続される書き換え可能な第2のROMと、を有し、前記PCカードには、このPCカードのMBRに記述されているアドレスから開始する前記第1のROMのファームウェアのバージョンアッププログラムが格納され、前記PCカードが起動されたときに、前記第1のMPUは、前記第2のROMのファームウェアのバージョンアッププログラムを前記第1のバスのバスクロックに依存した速度で読み込み、さらに前記第1のMPUは、読み込まれた前記第2のROMのファームウェアのバージョンアッププログラムを前記第2のMPUに転送し、前記第2のMPUは、前記第2のファームウェアのバージョンアッププログラムを実行することにより前記第2のROMのファームウェアのバージョンアップを行う。

#### 【0013】

また、前記プロセッサと前記スコープとを接続するためのコネクタに設けられる第3の

10

20

30

40

50

R O Mのファームウェアのバージョンアップを行うときには、前記コネクタは、前記第1のM P Uと情報伝達が可能に接続される第3のM P Uと、前記第3のM P Uと第3のバスで接続される書き換え可能な第3のR O Mと、を有し、前記P Cカードには、このP CカードのM B Rに記述されているアドレスから開始する前記第3のR O Mのファームウェアのバージョンアッププログラムが格納され、前記P Cカードが起動されたときに、前記第1のM P Uは、前記第3のR O Mのファームウェアのバージョンアッププログラムを前記第1のバスのバスロックに依存した速度で読み込み、さらに前記第1のM P Uは、読み込まれた前記第3のファームウェアのバージョンアッププログラムを前記第3のM P Uに転送し、前記第3のM P Uは、前記第3のR O Mのファームウェアのバージョンアッププログラムを実行することにより前記第3のR O Mのファームウェアのバージョンアップを行う。

【0014】

また、前記P Cカードは前記電子内視鏡装置とは別のコンピュータに接続され、前記コンピュータにおいて前記P Cカードに記録された画像の画像データが利用される。

【0015】

また、本発明では、前記第1のバスには複数のM P Uが接続されてもよい。

【0016】

また、前記プロセッサの前記二次回路、前記患者回路および前記コネクタには、複数のM P U、R O Mおよびバスなどが接続されていてもよい。

【0017】

また、本発明では、C D S、A / D変換器およびD S Pが前記患者回路に、画像用メモリおよびD / A変換器が二次回路に設けられ、D S Pと画像用メモリの間にアイソレーションが設けられているが、これに限られず、例えばD S Pが二次回路に設けられてもよい。

【0018】

また、本発明では、前記第1のM P Uと前記第2のM P Uと、および前記第2のM P Uと前記第3のM P Uとは通信可能に接続され、これらのM P U間ではパケット転送が行われているが、これに限られず、各M P U間でデータが授受できるものであればよい。

【0019】

また、本発明では、前記ファームウェアのバージョンアッププログラムは、前記第1のM P Uから前記第2のM P Uを経由して前記第3のM P Uに転送されているが、これに限られず、前記第1のM P Uから前記第3のM P Uに直接転送されてもよい。すなわち、前記二次回路の前記第1のM P Uから前記患者回路の前記第2のM P Uを経由しないで、前記コネクタの前記第3のM P Uに直接転送されてもよい。

【発明の効果】

【0020】

本発明の電子内視鏡およびプログラム転送方法は、電子内視鏡装置のファームウェアのバージョンアップを高速に行うことができるため、新規機能が追加された場合でも、内視鏡検査に遅延を生じさせることなく、円滑に行うことができる。

【発明を実施するための最良の形態】

【0021】

A . 本発明における電子内視鏡装置の概要

図1は本発明における電子内視鏡装置の概略構成図である。図1において、本発明の電子内視鏡装置1は、プロセッサ2とスコープ5とを有して構成される。プロセッサ2は、二次回路3と患者回路4とを有して構成され、スコープ5は、C C D 5 1を有して構成され、スコープ用コネクタ6は患者回路4とスコープ5とを接続するために、通常スコープ5のユニバーサルケーブルの端部に設けられる。また、本発明のP Cカード3 3は、プロセッサ2の二次回路3に設けられるP Cカードスロット3 3 Sに着脱可能に接続される。

【0022】

二次回路3は、M P U (Micro Processing Unit) 1 - 0と、R A M (Random Access Me

10

20

30

40

50

emory) 31と、ROM 32と、PCカードスロット33Sと、コントローラ34と、バス35と、周辺装置36と、画像用メモリ74と、D/A変換器(Digital/Analog Converter)75とを有して構成される。また、患者回路4は、MPU1-1と、RAM41と、ROM42と、TG(Timing Generator)43と、CCDドライバ44と、バス45と、周辺装置46と、CDS(Correlated Double Sampling)71と、A/D変換器(Analog/Digital Converter)72と、DSP(Digital Signal Processor)73とを有して構成される。また、スコープ用コネクタ6は、MPU1-2と、RAM61と、ROM62と、周辺装置66とを有して構成される。また、二次回路3と患者回路4とは、アイソレーション81、アイソレーション82およびアイソレーション83とを介して接続される。

【0023】

10

プロセッサ2は、スコープ5により撮像された撮像信号を信号処理し、例えば画像モニタ76等の出力装置に出力する装置であり、内部に二次回路3と患者回路4とを有して構成される。医療分野に用いられる電子内視鏡装置においては、患者及び術者の安全確保を目的として、漏電による感電等を防止するために、商用電源からの電力の供給を受ける二次回路3と患者および術者が直接触れる患者回路4とが電気的に絶縁して設けられ、患者回路4は二次回路3に対して所定の耐圧、漏れ電流の基準を十分満たすように設けられる。このように二次回路3と患者回路4とは電気的に絶縁されるため、二次回路3と患者回路4との間の信号の授受はトランスまたはフォトカプラなどの絶縁手段であるアイソレーション81、82または83を用いて行われる。

【0024】

20

二次回路3においては、MPU1-0とRAM31とROM32とPCカードスロット33Sとコントローラ34と周辺装置36とがバス35を介して接続される。MPU1-0は、作業領域として使用されるRAM31を用いて所定のプログラムを実行し、周辺装置36または画像用メモリ74に接続されるコントローラ34などの制御を行う。ROM32は、例えば、EEPROM(Electric Erasable Programmable Read Only Memory)などの書き換え可能なメモリであり、MPU1-0が処理するプログラムおよび制御に必要な各種データ等が格納される。PCカード33は、画像用メモリ74に記録される観察部位の画像を記録する記憶装置であり、PCカードスロット33Sによりバス35に接続される。また、PCカード33には、観察部位の画像の他に、二次回路3、患者回路4、またはスコープ用コネクタ6に設けられる各ROMのファームウェアのバージョンアップを行うためのプログラムが格納される。また、MPU1-0は、アイソレーション81を経由して、患者回路4のMPU1-1と情報伝達が可能に接続され、MPU1-0とMPU1-1とはパケット転送による情報伝達が可能である。このときのパケットサイズは、1パケットにつき例えば256バイト、512バイトまたは1024バイトであってもよく、各MPUが送受信できるパケットサイズの上限値以下であれば任意に設定してよい。さらに、MPU1-0は、アイソレーション83を介して、後述するCDS71およびDSP73の制御を行う。

30

【0025】

40

ここで、PCカード33としては記憶容量が大きく形状の小さい記憶装置が用いられ、例えばCF(Compact Flash)カード(米国SanDisk Corporationの登録商標)またはsmartmedia(スマートメディア)(株式会社東芝の登録商標)などのメモリカードや小型のハードディスク等が用いられる。これらのメモリカードまたは小型ハードディスク等は形状が非常に小さいので、簡単に持ち運びが可能である。さらにこれらのメモリカードまたは小型ハードディスク等は電力をほとんど消費しないため、電源の供給はプロセッサ2の内部から行われる。従って、電源供給のためのコードが不要である。

【0026】

50

また、PCカード33はPCカードスロット33Sを介してバス35に直接接続されており、MPU1-0はRAM31にアクセスする速度と同じ速度でPCカード33にアクセスすることができる。従って、MPU1-0がPCカード33にアクセスする速度とRAM31にアクセスする速度とは同じであり、その速度はバス35のバスロックに依存

する。一般に、MPUが直接接続されるバスの速度は、USB等他のバスと比較して高速であるため、MPU1-0はPCカード33に高速にアクセスすることができる。例えば、PCカード33によるファームウェアのバージョンアップは、従来技術のようなRS-232Cによるバージョンアップと比較して3000倍程度速くなり、USBによるバージョンアップと比較して2乃至8倍程度速くなる。本実施形態では、観察部位の画像が記録されるPCカード33に、ROMのファームウェアのバージョンアップを行うバージョンアッププログラムを格納する。

#### 【0027】

患者回路4においては、MPU1-1と、RAM41と、ROM42と、周辺装置46とがバス45を介して接続される。このうち、MPU1-1は周辺装置46の制御の他に、TG43の制御も行う。TG43は、所謂タイミングジェネレータと呼ばれる装置であり、CCD51の駆動制御を行うCCDドライバ44へ各種タイミングパルスを生成する。また、MPU1-1は、MPU1-0の他にスコープ用コネクタ6のMPU1-2と情報伝達が可能に接続され、MPU1-0およびMPU1-2との間でパケット転送によるデータの授受を行う。

#### 【0028】

スコープ用コネクタ6は、患者回路4とスコープ5とを接続するコネクタであり、MPU1-2とRAM61とROM62とバス65と周辺装置66とを有して構成され、MPU1-2とRAM61とROM62と周辺装置66とはバス65を介して接続される。このうち、MPU1-2は、MPU1-1と情報伝達が可能に接続され、MPU1-1との間でパケット転送によるデータの授受を行う。

#### 【0029】

スコープ5にはCCD51が設けられ、このCCD51にはCCDドライバ44からスコープ用コネクタ6を経由してタイミングパルスの信号が送られる。また、CCD51からはスコープ用コネクタ6を経由して、CCD51により撮像された画像データが患者回路4のCDS71に送られ、このCDS71において不要ノイズの除去等のための相關二重サンプリングが行われた後に、A/D変換器72においてデジタルデータに変換され、DSP73に入力される。DSP73では、A/D変換器72から入力された観察部位の画像のデジタルデータを、色分離、ガンマ補正等の各種の処理が施され、NTSC(National TV Standards Committee)等のカラー信号が形成される。このDSP73で処理された画像データは、アイソレーション82を経由して二次回路3の画像用メモリ74に記録される。そして、画像用メモリ74に記録された画像データはD/A変換器75においてデジタルデータからアナログデータに変換され、モニタ76に表示される。ここで、CCD51が撮像している画像は連続的なものであり、モニタ76には動画として表示される。このとき、観察部位の所望の画像を取得したい場合は、MPU1-0がコントローラ34を制御することにより、画像用メモリ74から所望の画像を得ることができ、この画像はPCカード33に記録することができる。また、二次回路3のMPU1-0は、アイソレーション83を介してCDS71およびDSP73を制御する。

#### 【0030】

##### B. PCカード33の本래的な使用法

上述したPCカード33はPCカードスロット33Sを介してバス35に着脱可能に接続される拡張カードであり、本実施形態では、フラッシュメモリカードやハードディスク等の比較的大容量の記憶装置として用いられる。このようなPCカード33には、患者毎に複数枚の観察部位の画像データが記録され、例えば経過観察などに利用される。

#### 【0031】

一般に、術者は電子内視鏡装置1を用いて患者の観察部位の画像を撮像し、電子内視鏡装置1が設置されている内視鏡検査室とは異なる、例えば診察室などで撮像された画像を用いて患者に説明を行う。本実施形態では、電子内視鏡装置1において撮像された観察部位の画像データをPCカード33に記録し、このPCカード33を診察室などに設置されているコンピュータ、または適宜PCカード33の画像データを利用したいコンピュータ

10

20

30

40

50

等に接続し、PCカード33に記録された画像データの表示等を行う。また、PCカード33は比較的大容量の記憶装置であるため、1つのPCカード33に多くの画像データを格納することができる。そのため、1つのPCカード33を患者毎に割り当てた場合、その患者の過去の観察部位の画像データも保存することができる。従って、PCカード33は経時に観察部位がどのように変化したかを観察する経過観察に利用することができる。

#### 【0032】

##### C. 本実施形態におけるPCカード33の構成

次に、本実施形態におけるPCカード33の構成について図2乃至図4を用いて説明する。

10

#### 【0033】

図2は、本実施形態におけるPCカード33の論理フォーマット空間の構成図である。図2に示されるように、PCカード33の論理フォーマット空間は、クラスタアドレス順に、ブートエリア、FAT(File Allocation Table)エリア、ディレクトリエントリエリア、データエリアの順で並んでいる。

#### 【0034】

ここで、PCカード33は、複数のセクタで構成されるクラスタ単位でデータのアクセスを行い、例えば観察部位の画像データやファームウェアのバージョンアッププログラム等のファイルが複数のクラスタで構成される場合は、単位クラスタ毎にFATにアクセスし、PCカード33内の該当するアドレスを取得し、ファイルの読み出しおよび書き込みを行う。

20

#### 【0035】

ブートエリアには、MBR(Master Boot Record)などのPCカード33を起動するために必要な情報が格納され、PCカード33の先頭領域に置かれる。FATエリアには、図3に示されるように、ファイルを構成しているクラスタのチェーン情報、未使用クラスタ、または不良クラスタなどに関する情報がテーブル化されて記録されている。ディレクトリエントリエリアには、図3に示されるように、各ファイルのファイル名やファイルサイズ、ファイルを構成する各クラスタの先頭クラスタアドレス等が格納される。データエリアには、観察部位の画像データやプログラム等の実データが格納される。なお、本実施形態では、クラスタアドレスを4桁のヘキサ形式によって示す。

30

#### 【0036】

このように構成されるPCカード33に記録されている任意のファイルにアクセスする場合は、所望のファイルのディレクトリエントリエリアから先頭クラスタアドレスを読み出し、この先頭クラスタアドレスに続くクラスタアドレスを順次FATエリアを参照して辿ることにより、1つのファイルにアクセスすることができる。例えば、図2において、「Fig A」という観察部位の画像データの読み出しを行う場合は、ディレクトリエントリエリアに格納されている「Fig A」の開始クラスタアドレスである「0040h」の読み出しを行い、この「0040h」からFATのチェーン情報を辿ることにより、任意のファイルにアクセスすることができる。なお、本実施形態では、便宜上1つのファイルは連続するアドレスのクラスタ群から構成されているように示したが、通常は、1つのファイルは連続していないアドレスのクラスタ群から構成され、例えば、「Fig A」のファイルの開始クラスタアドレスである「0040h」の次のクラスタアドレスは「078Bh」のように全く連続していないアドレスであっても良い。このように、全く連続していないアドレスのクラスタ群によって1つのファイルが構成されている場合でも、FATのチェーン情報を辿ることにより、1つのファイルにアクセスすることが可能になる。

40

#### 【0037】

次に、本実施形態におけるファームウェアのバージョンアッププログラムについて説明する。本実施形態において、ファームウェアのバージョンアッププログラムは、二次回路3、患者回路4およびスコープ用コネクタ6に設けられている各ROMのファームウェアのバージョンアップを行うためのプログラムであり、このバージョンアッププログラムは

50

、予め P C カード 3 3 に記録されている。

【 0 0 3 8 】

一般に、P C カード 3 3 が起動されると、M B R が読み込まれ、読み込まれた M B R がブートローダと呼ばれるプログラムを呼び出し、このブートローダが実行される。本実施形態では、このブートローダがバージョンアッププログラムであるものとする。すなわち、P C カード 3 3 が起動されたときに、M B R に記述されているアドレスから開始するバージョンアッププログラムが自動的に実行される。従って、M B R にはバージョンアッププログラムの先頭アドレスが記述されればよく、このバージョンアッププログラムは P C カード 3 3 のデータエリアのいずれの場所に格納されてもよい。

【 0 0 3 9 】

次に、本実施形態におけるバージョンアッププログラムについて説明する。本実施形態では、P C カード 3 3 が P C カードスロット 3 3 S を介して接続されているバス 3 5 に接続されている R O M 3 2 のファームウェアのバージョンアップを行うバージョンアッププログラムを第 1 のバージョンアッププログラムとし、患者回路 4 に設けられている R O M 4 2 のファームウェアのバージョンアップを行うバージョンアッププログラムを第 2 のバージョンアッププログラムとし、スコープ用コネクタ 6 に設けられている R O M 6 2 のファームウェアのバージョンアップを行うバージョンアッププログラムを第 3 のバージョンアッププログラムとする。

【 0 0 4 0 】

C - 1 . 第 1 のバージョンアッププログラムの構成

図 5 は第 1 のバージョンアッププログラムの構成図である。図 5 において第 1 のバージョンアッププログラムは、M P U ナンバーと書換用プログラムとアップデートプログラムとリセットプログラムとを有して構成される。M P U ナンバーは、どの M P U が制御する R O M のアップデートを行うかを示す番号である。本実施形態において、M P U ナンバーの下一桁（すなわち、ハイフンの後の数字）が 0 の場合は、P C カード 3 3 が接続されているバス 3 5 に接続されている M P U が制御することを示し、M P U ナンバーの下一桁が 1 の場合は患者回路 4 に設けられている M P U が制御することを示し、M P U ナンバーの下一桁が 2 の場合はスコープ用コネクタ 6 に設けられている M P U が制御することを示す。図 1 においては、バス 3 5 に接続される M P U は M P U 1 - 0 のみであるが、バス 3 5 に接続される M P U は複数設けられてもよいので、複数ある場合は、M P U 2 - 0 または M P U 3 - 0 のように番号付けがされる。書換用プログラムは、ファームウェアのバージョンアップを行うためのプログラムであり、このプログラムが実行されることにより、アップデートプログラムが R O M 3 2 に書き込まれる。アップデートプログラムは、R O M 3 2 に書き込まれるプログラム本体であり、このアップデートプログラムが R O M 3 2 に書き込まれることにより、ファームウェアのバージョンアップが行われ、例えば新規機能の追加に対応することが可能になる。リセットプログラムは、アップデートプログラムが R O M 3 2 に書き込まれた後に、R A M 3 1 および M P U 1 - 0 の状態をリセットするプログラムであり、このリセットプログラムが最後に実行されることにより、ファームウェアのバージョンアップが終了する。なお、第 1 のバージョンアッププログラムに格納されている M P U ナンバーは「1 - 0」とする。

【 0 0 4 1 】

C - 2 . 第 2 のバージョンアッププログラムの構成

図 6 は第 2 および第 3 のバージョンアッププログラムを示す構成図である。図 6 において、第 2 のバージョンアッププログラムは、M P U ナンバーと書換用プログラムとアップデートプログラムとリセットプログラムとを有して構成される。本実施形態では、R O M 4 2 は P C カード 3 3 が P C カードスロット 3 3 S を介して接続されているバス 3 5 に接続されていないため、R O M 4 2 のファームウェアのバージョンアップに必要な書換用プログラム、アップデートプログラムおよびリセットプログラムを M P U 1 - 0 から M P U 1 - 1 へ転送しなくてはならない。本実施形態では、M P U 1 - 0 は、アイソレーション 8 1 を経由して M P U 1 - 1 と情報伝達が可能に接続されているので、M P U 1 - 0 から

MPU1-1に書換用プログラム、アップデートプログラムおよびリセットプログラムがパケット転送される。なお、第2のバージョンアッププログラムに格納されているMPUナンバーは「1-1」とする。

【0042】

C-3. 第3のバージョンアッププログラムの構成

第3のバージョンアッププログラムは、スコープ用コネクタ6に設けられているROM62のファームウェアのバージョンアップを行うためのプログラムであり、その構成は第2のバージョンアッププログラムとほぼ同様である。第3のバージョンアッププログラムにおいては、第2のバージョンアッププログラムと異なり、ファームウェアのバージョンアッププログラムを、MPU1-1を経由してMPU1-0からMPU1-2に書換用プログラム、アップデートプログラムおよびリセットプログラムが転送される。なお、第3のバージョンアッププログラムに格納されているMPUナンバーは「1-2」とする。

10

【0043】

本実施形態では、以上のように構成することにより、PCカード33が起動されたときにPCカード33に記録されているバージョンアッププログラムが自動的に実行される。

【0044】

D. 本実施形態の動作について

D-1. 第1のバージョンアッププログラムの動作について

図1、図2、図5および図7を用いて、第1のバージョンアッププログラムの動作について説明する。

20

【0045】

最初に、PCカード33がPCカードスロット33Sに接続され、プロセッサ2の電源が投入されると、PCカード33が起動される(ステップS11)。本実施形態では、PCカード33がPCカードスロット33Sに接続され、プロセッサ2の電源が投入されたときにPCカード33が起動されるようにしたが、これに限られず、例えばプロセッサ2に図示しない表示手段が接続され、この表示手段に表示されているメニュー上から作業者が図示しない入力手段を用いて操作を行うことによりPCカード33が起動されてもよい。

【0046】

PCカード33が起動されると、PCカード33の先頭領域に格納されているMBRが読み込まれ(ステップS12)、このMBRに記述されているアドレスから開始するバージョンアッププログラムが実行される。このバージョンアッププログラムが実行されると、MPU1-0は、例えばバージョンアッププログラムのファイル名をM1\_0\_2\_11とした場合、このファイル名から対象がMPU1-0であることとソフトウェアのバージョンが2.11であることを認識する。次に、MPU1-0は現在のROM32のバージョンを取得し、2.11以下であるかを認識する。2.11以上であった場合は、操作者に図示しない表示装置に警告を表示し、図示しない入力装置より指示をすることによって強制的に終了または書換を行うことができるようになっている。一方、2.11以下であった場合は、書換用プログラムを実行する(ステップS13)。書換用プログラムは、アップデートプログラムをROM32に書き写すように制御するプログラムであり、MPU1-0はこの書換用プログラムを実行することにより、アップデートプログラムをROM32に書き写す(ステップS14)。

30

40

【0047】

ここで、ファームウェアのアップデートを行うときには、例えばCD-ROMまたはフレキシブルディスクなどの外部記憶装置からアップデートプログラムをRAMに転送した後に、RAMに転送されたアップデートプログラムをROMに書き写すのが一般的であるが、CD-ROMまたはフレキシブルディスクなどの外部記憶装置からファームウェアのアップデートプログラムを転送する場合、ワーキングエリアとして使用されるRAMに一度転送した後に、ROMに書き込みを行わなくてはならない。本実施形態では、PCカード33はバス35に接続され、RAM31と同様の記憶装置としてアクセスすることがで

50

きるので、ファームウェアのアップデートを行うときにワーキングエリアを必要とせず、P C カード 3 3 に格納されているアップデートプログラムを直接 R O M 3 2 に書き込むことができる。すなわち、バス 3 5 を P C カード 3 3 と R O M 3 2 とで占有することにより、P C カード 3 3 に格納されているアップデートプログラムはバス 3 5 のバスロックに依存する速度で書き込みを行うことができるので、高速にファームウェアのバージョンアップを行うことができる。

#### 【 0 0 4 8 】

以上のように P C カード 3 3 から R O M 3 2 にアップデートプログラムを書き込み、書き込みが終了したら（ステップ S 1 5 ）、リセットプログラムを実行して（ステップ S 1 6 ）、ファームウェアのバージョンアップを終了して、一般フローへ移行する（ステップ S 1 7 ）。

#### 【 0 0 4 9 】

#### D - 2 . 第 2 のバージョンアッププログラムの動作について

図 1、図 2、図 6 および図 8 を用いて、第 2 のバージョンアッププログラムの動作について説明する。

#### 【 0 0 5 0 】

最初に、第 1 のバージョンアッププログラムと同様に、P C カード 3 3 が起動されると（ステップ S 2 1 ）、P C カード 3 3 の先頭領域に格納されている M B R が読み込まれ（ステップ S 2 2 ）、この M B R に記述されているアドレスから開始するバージョンアッププログラムが実行される。このバージョンアッププログラムが実行されると、M P U 1 - 0 は、例えばバージョンアッププログラムのファイル名を M 1 \_ 1 \_ 2 \_ 1 1 とした場合、このファイル名から対象が M P U 1 - 1 であることとソフトウェアのバージョンが 2 . 1 1 であることを認識する。次に、M P U 1 - 0 は現在の R O M 4 2 のバージョンを取得し、2 . 1 1 以下であるかを認識する。2 . 1 1 以上であった場合は、操作者に図示しない表示装置に警告を表示し、図示しない入力装置より指示をすることによって強制的に終了または書換を行うことができるようになっている。一方、2 . 1 1 以下であった場合は、M P U 1 - 0 は、書換用プログラム、アップデートプログラムおよびリセットプログラムを M P U 1 - 0 からアイソレーション 8 1 を介して M P U 1 - 1 にパケット転送を行う（ステップ S 2 3 ）。M P U 1 - 1 は、M P U 1 - 0 から転送されたパケットを順次展開し、R A M 4 1 に書き込みを行う（ステップ S 2 4 ）。M P U 1 - 1 が M P U 1 - 0 から転送される全てのパケットを受け取り、R A M 4 1 への書き込みが終了したときに（ステップ S 2 5 ）、R A M 4 1 に書き込まれている書換用プログラムを実行する（ステップ S 2 6 ）。すなわち、R A M 4 1 には M P U 1 - 0 からパケット転送された書換用プログラム、アップデートプログラムおよびリセットプログラムが書き込まれているので、M P U 1 - 1 は R A M 4 1 に格納されている書換用プログラムを実行することができる。書換用プログラムは、第 1 のバージョンアッププログラムと同様にアップデートプログラムを R O M 4 2 に書き写すためのプログラムであるので、M P U 1 - 1 はこの書換用プログラムを実行することにより、アップデートプログラムを R O M 4 2 に書き込む（ステップ S 2 7 ）。そして、アップデートプログラムの書き込みが終了したら（ステップ S 2 8 ）、M P U 1 - 1 は R A M 4 1 に格納されているリセットプログラムを実行し、M P U 1 - 1 および R A M 4 1 のリセットを行う（ステップ S 2 9 ）。そして、M P U 1 - 1 は、リセットプログラムが実行された後に、R O M 4 2 のファームウェアのバージョンアップが行われたことを示すアップデート完了報告を、アイソレーション 8 1 を介して M P U 1 - 0 に通知する（ステップ S 3 0 ）。M P U 1 - 0 は、M P U ナンバーである「 1 - 1 」を保持しているので、M P U 1 - 1 がバージョンアップを行っていることを認識している。従って、M P U 1 - 1 からアップデート完了報告を受け取るまでは、R O M 4 2 のファームウェアのバージョンアップ動作が終了していないとして、M P U 1 - 0 は動作を行わない。最後に、M P U 1 - 0 がアップデート完了報告を受け取った時点で、一般フローへ移行する（ステップ S 3 1 ）。

#### 【 0 0 5 1 】

10

20

30

40

50

## D - 3 . 第 3 のバージョンアッププログラムの動作について

図 1、図 2、図 6 および図 8 を用いて、第 3 のバージョンアッププログラムの動作について説明する。

## 【0052】

最初に、第 1 のバージョンアッププログラムと同様に、PC カード 33 が起動されると (ステップ S21)、PC カード 33 の先頭領域に格納されている MBR が読み込まれ (ステップ S22)、この MBR に記述されているアドレスから開始するバージョンアッププログラムが実行される。このバージョンアッププログラムが実行されると、MPU1-0 は、例えばバージョンアッププログラムのファイル名を M1\_2\_2\_11 とした場合、このファイル名から対象が MPU1-2 であることとソフトウェアのバージョンが 2.11 であることを認識する。次に、MPU1-0 は現在の ROM62 のバージョンを取得し、2.11 以下であるかを認識する。2.11 以上であった場合は、操作者に図示しない表示装置に警告を表示し、図示しない入力装置より指示をすることによって強制的に終了または書換を行うことができるようになっている。一方、2.11 以下であった場合は、MPU1-0 は、書換用プログラム、アップデートプログラムおよびリセットプログラムを MPU1-0 から MPU1-1 を経由して MPU1-2 にパケット転送を行う (ステップ S23)。MPU1-2 は、MPU1-0 から転送されたパケットを順次展開し、RAM61 に書き込みを行う (ステップ S24)。MPU1-2 が MPU1-0 から転送される全てのパケットを受け取り、RAM61 への書き込みが終了したときに (ステップ S25)、RAM61 に書き込まれている書換用プログラムを実行する (ステップ S26)。すなわち、RAM61 には MPU1-0 からパケット転送された書換用プログラム、アップデートプログラムおよびリセットプログラムが書き込まれているので、MPU1-2 は RAM61 に格納されている書換用プログラムを実行する。書換用プログラムは、第 1 のバージョンアッププログラムと同様にアップデートプログラムを ROM62 に書き写すためのプログラムであるので、MPU1-2 はこの書換用プログラムを実行することにより、アップデートプログラムを ROM62 に書き込む (ステップ S27)。そして、アップデートプログラムの書き込みが終了したら (ステップ S28)、MPU1-2 は RAM61 に格納されているリセットプログラムを実行し、MPU1-2 および RAM61 のリセットを行う (ステップ S29)。MPU1-2 は、リセットプログラムが実行された後に、ROM62 のファームウェアのバージョンアップが行われたことを示すアップデート完了報告を、MPU1-1 を経由して MPU1-0 に対して通知する (ステップ S30)。MPU1-0 は、MPU ナンバーである「1-2」を保持しているので、MPU1-2 がバージョンアップを行っていることを認識している。従って、MPU1-2 からアップデート完了報告を受け取るまでは、ROM62 のファームウェアのバージョンアップ動作が終了していないとして、MPU1-0 は動作を行わない。最後に、MPU1-0 がアップデート完了報告を受け取った時点で、一般フローへ移行する (ステップ S31)。

## 【0053】

以上説明したように、本実施形態では、通常は観察部位等の画像を記録するために用いられる PC カード 33 の MBR にはファームウェアのバージョンアッププログラムの先頭アドレスが記述され、このアドレスから開始するファームウェアのバージョンアッププログラムが実行されることにより、PC カード 33 の起動時にファームウェアのバージョンアッププログラムが読み込まれる。そして、この PC カード 33 は PC カードスロット 33S を介してバス 35 に接続されており、RAM31 と同じ速度でアクセスすることができるため、ROM32 のファームウェアのバージョンアップは高速に行うことができる。

## 【0054】

また、MPU1-0 が PC カード 33 に高速にアクセスすることができるため、MPU1-0 はバージョンアッププログラムを高速に取得することができるため、PC カード 3 が設けられている二次回路 3 とは電気的に絶縁されている患者回路 4 またはスコープ用コネクタ 6 に設けられている ROM42 または ROM62 のファームウェアのバージョンアップを行うときに、MPU1-0 がバージョンアッププログラムを取得する時間がボト

10

20

30

40

50

ルネットになることはないので、患者回路4に設けられているROM42またはスコープ用コネクタ6に設けられているROM62のファームウェアのバージョンアップを高速に行うことができる。

#### 【0055】

さらに、PCカード33としては、CFカード、スマートメディアなどのメモリカード、あるいは小型ハードディスクなどを用いているため、持ち運びが便利であり、且つ消費電力が非常に少ないため外部からの電源供給が必要ない。

#### 【図面の簡単な説明】

#### 【0056】

【図1】電子内視鏡装置1の構成図である。

10

【図2】PCカード33の論理フォーマット空間の構成図である。

【図3】FATの構成図である。

【図4】ディレクトリエントリの構成図である。

【図5】第1のバージョンアッププログラムの構成図である。

【図6】第2および第3のバージョンアッププログラムの構成図である。

【図7】第1のバージョンアッププログラムの動作を示すフローチャートである。

【図8】第2および第3のバージョンアッププログラムの動作を示すフローチャートである。

#### 【符号の説明】

#### 【0057】

20

1 電子内視鏡装置

2 プロセッサ

3 二次回路

4 患者回路

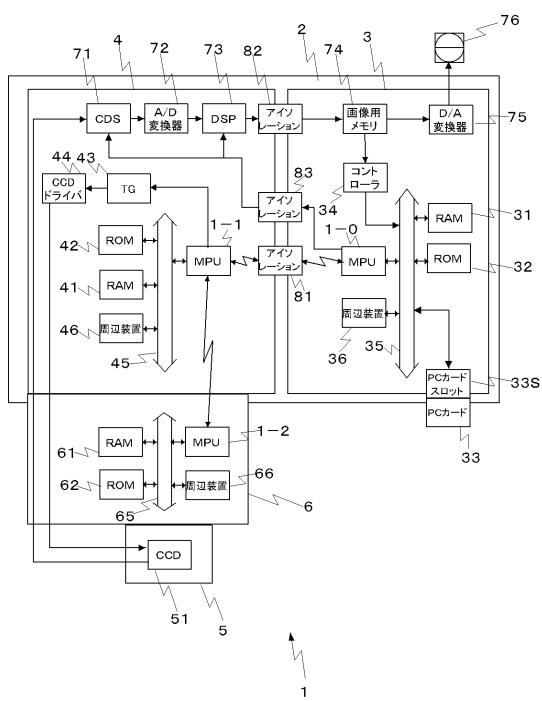
5 スコープ

6 スコープ用コネクタ

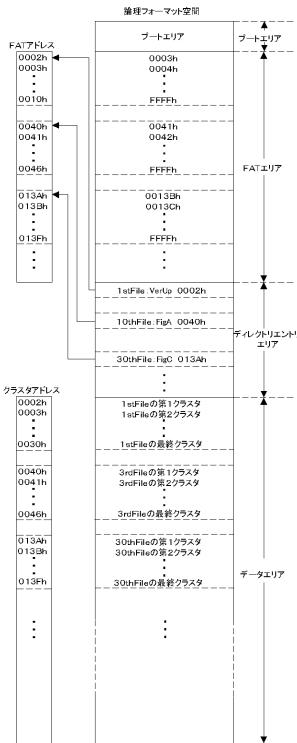
31、41、61 RAM

32、42、62 ROM

【図1】



【図2】



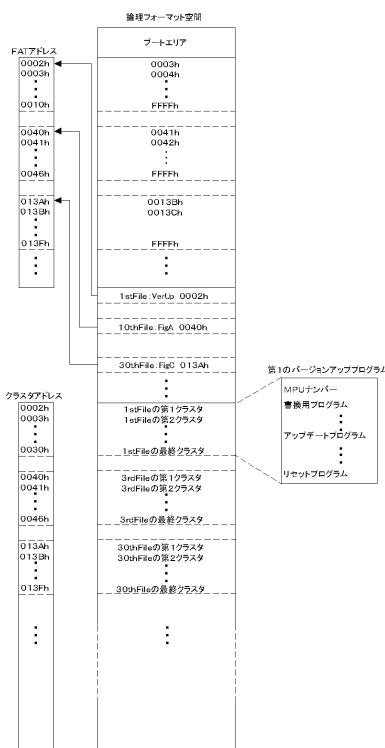
【図3】

FATの値	意味
0000h	未使用クラスタ
0001h	使用されないクラスタ
0002h~FFF6h	次にチェインされるクラスタ番号
FFF7h	欠陥クラスタ
FFF8h~FFFFh	ファイルの最後のクラスタ

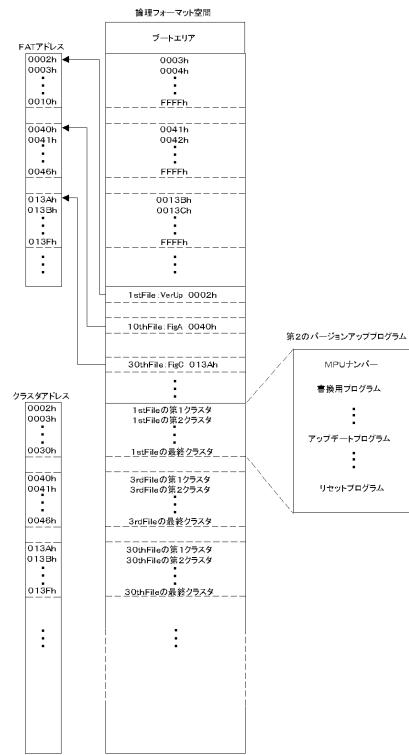
【図4】

バイト数	内容
8byte	ファイル名
3byte	拡張子
1byte	属性
10byte	予約
2byte	作成時刻
2byte	作成日時
2byte	先頭クラスタアドレス
4byte	ファイルサイズ

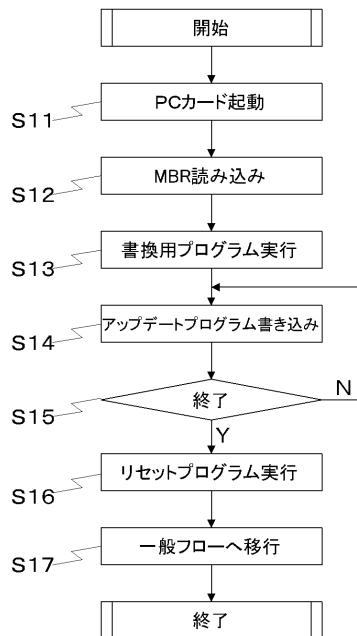
【図5】



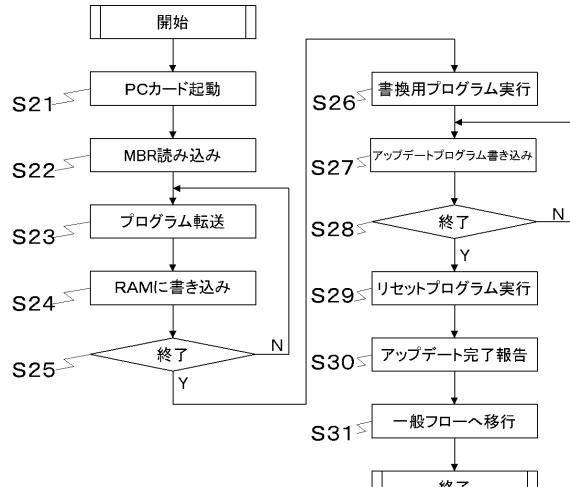
【図6】



【図7】



【図8】



## フロントページの続き

(51)Int.Cl.<sup>7</sup>

G 0 6 K 19/00

F I

G 0 6 F 9/06 6 3 0 A  
G 0 6 K 19/00 Q

テーマコード(参考)

专利名称(译)	电子内窥镜设备和程序转移方法		
公开(公告)号	<a href="#">JP2005185691A</a>	公开(公告)日	2005-07-14
申请号	JP2003433485	申请日	2003-12-26
[标]申请(专利权)人(译)	富士写真光机株式会社		
申请(专利权)人(译)	富士公司		
[标]发明人	阿部一則		
发明人	阿部 一則		
IPC分类号	G02B23/24 A61B1/00 A61B1/04 A61B1/045 G06F11/00 G06K17/00 G06K19/00		
CPC分类号	A61B1/045 A61B1/042		
FI分类号	A61B1/00.300.A A61B1/04.372 G02B23/24.B G06K17/00.D G06K17/00.L G06F9/06.630.A G06K19/00. Q A61B1/00.710 A61B1/045 A61B1/05 G06F8/654 G06K19/073 G06K19/077.164 G06K7/00.008		
F-TERM分类号	2H040/DA01 2H040/DA21 2H040/GA02 4C061/BB10 4C061/CC06 4C061/JJ11 4C061/NN07 4C061/YY01 4C061/YY18 5B035/BB09 5B035/BB11 5B035/BC00 5B035/CA11 5B035/CA29 5B058/CA02 5B058/CA23 5B058/KA12 5B058/YA20 5B076/EA17 5B076/EB02 4C161/BB10 4C161/CC06 4C161/JJ11 4C161/NN07 4C161/YY01 4C161/YY18 5B176/EA17 5B176/EB02 5B376/AE10 5B376/CA60 5B376/CA74 5B376/FA11		
其他公开文献	<a href="#">JP4636224B2</a>		
外部链接	<a href="#">Espacenet</a>		

### 摘要(译)

解决的问题：高速升级电子内窥镜设备的处理器等的固件，并且无延迟地平滑地进行内窥镜检查。解决方案：固件版本升级程序的起始地址写入PC卡33的MBR中，该MBR通常用于记录观察区域等的图像，并且在启动PC卡时自动创建固件版本升级程序。待执行。PC卡33经由PC卡插槽33S连接到总线35，并且MPU 1-0以与RAM 31相同的速度访问PC卡33。此外，通过将固件升级程序从MPU1-0传送到MPU1-1或MPU1-2，还对在患者电路4或内窥镜连接器6中设置的MPU的固件进行了升级。[选型图]图1

